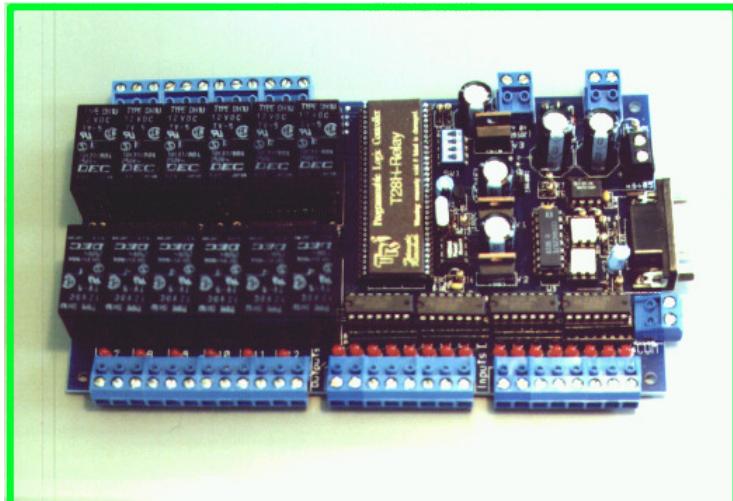


# TRi T28H-Relay ワンボード プログラマブル コントローラ

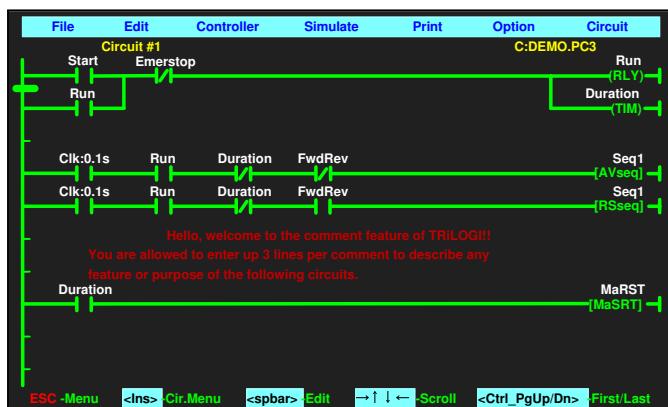
- 入出力信号 28 I/O LED インジケータ付
  - 16 入力
  - 12 出力 リレー出力
- 12 リレー出力 10A 250V
- シュミレータ機能付ソフトウェア
  - 内部要素に実際の名前を記入可能 (英数字8文字最大)
  - 作成したプログラムを PLC ROM 転送前に PC スクリーン上でシュミレート可能
  - オンラインモニタ / コントロール PC スクリーン上でフルモニタ
- RS-232C インターフェイス
  - シリアルポートに接続 通信
- RS-485 Network インターフェイス
  - 8 Bit ID / ツインワイヤー方式で 個々のコントローラを制御可能
- EEPROM プログラム記憶時間 100 years
- 脱着可能なスクリューターミナルブロック



T28H-Relayワンボードプログラムコントローラは自動制御機器・自動計測機器・産業機器等の大容量機器の制御に開発された高性能ワンボードプログラマブルコントローラです。出力信号に12点の大容量アイソレートリレー(最大接点負荷10A 250V AC)を搭載しています。T28H-Relayはこの外観からは信じられないぐらいの高機能を搭載し、専用のラダーエディットソフトウェア—TRiLOGIを使用することで、ラダー回路作成・回路評価・入出力モニタ・シュミレーション等を簡単に操作できますので、小型コントローラの応用分野はますます広がることと思います。

T28H-Relayワンボードプログラマブルコントローラは基本的に16点の入力・12点の出力そして、内部要素として20点のタイマー・20点のカウンター・128点の内部リレーから構成できます。これら要素の高速AND/OR/OUT命令に加えて、豊富なアプリケーションを構成するため、特殊命令としてリバーシブルアップ/ダウンカウンタ・ディファレンシエイトアップ/ダウン・ラッチリレー・特殊シーケンス等の便利機能をサポートしています。また、配線性やメンテナンス性を考慮した工具不要の脱着可能なスクリューターミナルブロックを採用し、出力リレーはUL/CSA規格に準拠しています。

専用のラダーエディットソフトウェア—TRiLOGIはIBM PC AT互換機および(80286以上)XTコンピュータにて動作します。TRiLOGIは操作しやすいポップアップメニュー・確認しやすいポップアップウィンドウ・敏感な反応のヘルプシステム等の機能によって簡単にラダープログラムを作成および編集できます。TRiLOGIのシュミレーション機能は、他に比類のない機能で、作成および編集したプログラムをコントローラ本体(PLC EE PROM)に転送する前に、PCスクリーン 上でプログラムを実際の制御状態のように動作させることができます。このシュミレーション機能を活用することで、事前にプログラムのテストを実行できますので、デバック等の制作・製造コストを削減できます。また、標準仕様のRS-485 NetworkインターフェイスとRS-232Cインターフェイスによって、簡単に外部機器と、リンクしてネットワークを拡張できます。



TRiLOGI ラダー ロジック エディタ

Programmable Logic Simulator										RLY	2	OUT	1
IN	1	IN	2	TIM	1	CTR/SEQ	1	RLY	1	RLY	2	OUT	1
START	*	UP1	*	StartDLY	*	Seq1	*	135	Scanpuls*	SOL1	*	SOL1	*
RESET	*	UP2	*	BCD_DLY	*	Seq2	-	-	Inseq1	*	SOL2	*	SOL2
POWER1	*	UP3	*	UP1_DLY	*	Seq3	-	-	Inseq2	-	SOL3	*	SOL3
POWER2	*	PS_LO	*	UP2_DLY	*	-	-	-	Inseq3	-	PL1	*	PL1
MODE1	*	PS_HI	*	UP3_DLY	*	-	-	-	RDY1	*	PL2	*	PL2
MODE2	*	PS_GO	*	RST_TIM	*	-	-	-	RDY2	*	PL3	*	PL3
MODE3	*	-	-	-	-	-	-	-	RDY3	*	OK	*	OK
D1bit0	*	-	-	-	-	-	-	-	LDlock	*	NG	*	NG
D1bit1	*	-	-	-	-	-	-	-	TimerST	*	ALARM	*	ALARM
D1bit2	*	-	-	-	-	-	-	-	TimerUP	*	READY	*	READY
D1bit3	*	-	-	-	-	-	-	-	TimerRT	*	BUSY	*	BUSY
D2bit0	*	-	-	-	-	-	-	-	InterST	*	MT_CW	*	MT_CW
D2bit1	*	-	-	-	-	-	-	-	InterRST	*	MT_CCW	*	MT_CCW
D2bit2	*	-	-	-	-	-	-	-	ST_CYL	*	-	-	-
D2bit3	*	-	-	-	-	-	-	-	ENDCYL	*	-	-	-
D3bit0	*	-	-	-	-	-	-	-	Puls1	*	-	-	-
D3bit1	*	-	-	-	-	-	-	-	Puls2	*	-	-	-
D3bit2	*	-	-	-	-	-	-	-	Puls3	*	-	-	-
D3bit3	*	-	-	-	-	-	-	-	LOAD	*	-	-	-
LOAD	*	-	-	-	-	-	-	-	# 7	-	-	-	-

TRiLOGI プログラム シミュレーター

ATEX JAPAN CO.,LTD.